

Seminarium Microchip 'Embedded Designer's Forum'!

Już 10 lutego 2011 w Polsce!

Farnell i Microchip zapraszają na techniczne szkolenie na temat najnowszych technologii i rozwiązań z Microchip, dzięki którym ulepszysz swój kolejny projekt.

Światowa seria seminariów Microchip 'Embedded Designer's Forum' to techniczne szkolenia przygotowane z myślą o programistach i projektantach sprzętu elektronicznego. Szkolenia te dają możliwość zaprezentowania zaangażowanie Microchipsa w spełnianie wymagań inżynierów poprzez ciągły rozwój innowacyjnych produktów i technologii.

Zapraszamy do wzięcia udziału w szkoleniu, które da Ci niezbędne doświadczenie i wiedzę, dzięki którym podniesiesz poziom projektowania i pozostaniesz o krok przed konkurencją.

Zapoznaj się z najnowszymi technologiami poprzez wykłady i demonstracje prowadzone przez doświadczonych inżynierów z Microchip. Sesje wypełnione są praktycznymi informacjami i wskazówkami na temat obniżenia zużycia energii, tworzenia bardziej atrakcyjnych interfejsów użytkownika, tworzenia bardziej zaawansowanego oprogramowania oraz możliwości obniżenia całkowitego kosztu projektu i aplikacji, poprzez właściwy dobór zastosowanych rozwiązań i podzespołów.

Tematy sesji i demonstracji:

- **Sterowanie panelami dotykowymi oraz wyświetlaczami graficznymi**
Dowiedz się jak wzbogacić swoją aplikację o wyświetlacz graficzny oraz panel dotykowy, rozważając wybór pomiędzy technologią pojemnościową oraz rezystancyjną.
- **Narzędzia rozwojowe MPLAB® IDE**
Poznaj nowe narzędzia rozwojowe Microchip, nowe funkcje popularnych debuggerów oraz zapoznaj się z nowymi komponentami środowiska MPLAB® IDE.
- **Inteligentne monitorowanie energii**
Dowiedz się więcej na temat najnowszych trendów oraz wyzwań w zarządzaniu energią, poznaj 'Google Power Meter' oraz inne rozwiązania, które umożliwiają komunikację inteligentnych systemów elektroenergetycznych z siecią domową.
- **Inteligentne przetwarzanie energii**
Dowiedz się więcej na temat inteligentnego przetwarzania energii oraz korzyści, jakie niesie dla aplikacji energii odnawialnej (inwerter słoneczny i wiatrowy), wysokowydajnych systemów oświetlenia oraz zasilaczy.
- **Projektowanie w celu optymalizacji zużycia energii**
Dowiedz się jak zminimalizować zużycie energii, wydłużając czas pracy urządzeń zasilanych bateryjnie, przy wykorzystaniu układów analogowych oraz mikrokontrolerów Microchip XLP PIC®.
- **Rozwiązania komunikacyjne w systemach wbudowanych**
Dowiedz się jak wybrać właściwy interfejs komunikacyjny dla Twojej aplikacji - Ethernet, WiFi (802.11), ZigBee® (802.15.4), MiWi™.

Kto powinien wziąć udział w seminarium:

Inżynierowie programiści oraz projektanci sprzętu elektronicznego, kierownicy ds. technicznych oraz kierownicy ds. zakupów technicznych.

Kiedy i gdzie:

Data: 10 lutego 2011
Godzina: rozpoczęcie 8:30
Lokalizacja: Centrum Hotelowo-Konferencyjne WITEK,
Modlniczka, ul. Handlowców 14,
32-085 Kraków
Czas trwania: 8:30 – 9:00 - przyjazd oraz rejestracja
9:00 – 17:00 - seminarium
Język prezentacji: angielski
Cena: 40 EUR

Kliknij [tutaj](#), aby zapoznać się z dokładnym planem szkolenia.

Jak wziąć udział:

Aby wziąć udział w szkoleniu wymagany jest zakup w Farnell jednego z dwóch zestawów rozwojowych Microchip: Microstick lub Amicus. Cena każdego z tych zestawów zawiera opłatę za udział w szkoleniu. Wystarczy tylko kupić zestaw, którego potrzebujesz i dołączyć do nas na szkoleniu!

Po wykonaniu poniższych kroków otrzymasz email z dokładną informacją jak zamówić wybrany zestaw rozwojowy. Weź ze sobą potwierdzenie zamówienia – będzie to Twoja karta wstępu na seminarium!

Po kliknięciu na link podany na stronie oraz wypełnieniu formularza rejestracyjnego otrzymasz na podany adres email potwierdzenie rejestracji wraz ze wszystkimi niezbędnymi informacjami.

<http://www.element-14.com/community/blogs/farnellpolska>

Jeśli masz dodatkowe pytania dotyczące tego seminarium prosimy o kontakt z: Andreea Teodorescu - eemarketing@farnell.com.